



ESiBOX JTAG

Version 1.0 de
06.01.2016

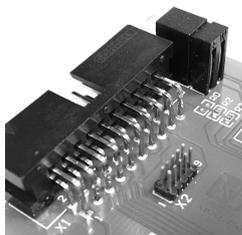
JTAG Debug Adapter für NXP Prozessoren



Für die Softwareentwicklung für ARM Prozessoren speziell mit der LPCXpresso IDE[®] oder anderen Plattformen, welche das CMSIS-DAP oder J-Link Protokoll unterstützen, stellt unsere ESiBOX eine robuste Adapterlösung auf Basis des LPC-LINK2[®] Moduls von Embedded Artists zur Verfügung.

Für die Systemkompatibilität der ESiBOX gelten alle Bedingungen und Möglichkeiten des originalen Adapters. Mit den Tools können daher diverse Firmwareversionen geladen werden:

- LPCXpresso IDE debugger by NXP
- CMSIS-DAP by ARM
- J-Link by Segger



Die Elektronik ist in einem handlichen robusten Aluminiumgehäuse untergebracht und stellt für die JTAG-Verbindung zum Zielsystem einen Anschluss über ein 10-poliges Minikabel oder einen Stecker mit Standard ARM20 Belegung zur Verfügung. Beide Anschlusskabel gehören zum Lieferumfang. Die Status-LED des LPC-LINK2-Moduls wird über einen speziellen optischen Sensor nach außen geführt, der Status der Target Resetleitung wird über eine zweifarbige LED signalisiert.

Die Spannungsversorgung erfolgt wie beim Link2 über den USB-Anschluss durch den PC.

JTAG- Anschlussbelegungen:

ARM 10 pin (X2 intern)	
1-VCC	2-TMS
3-GND	4-TCLK
5-GND	6-TDO
7-RTCK	8-TDI
9-GND	10-RESET

ARM 20 pin (X1 extern)	
1-VCC (VTref)	2-N/C
3-N/C	4-GND
5-TDI	6-GND
7-TMS	8-GND
9-TCLK	10-GND
11-RTCK	12-GND
13-TDO	14-GND
15-RESET	16-GND
17-N/C	18-GND
19-N/C	20-N/C

PC-Anschluss und Versorgung:

USB-Buchse Typ B mini

LED-Anzeigen:

Gelb = Status LINK2-Modul
Rot / = VTref fehlt oder RESET aktiv
Grün = VTref vorhanden und RESET inaktiv

Abmessungen:

25mm x 55mm x 105mm



Artikel-Nr: 115330

Bezeichnung: ESiBOX - JTAG Adapter Set

Lieferumfang: Adapterelektronik mit LPC-LINK2[®]-Modul im Aluminiumgehäuse, 2 Adapterkabel: IDC 10-polig (RM1.27mm) und 20-polig (RM2.54mm) , USB-Kabel für den Anschluss an den PC (Länge 1.8m)